

Universidade do Estado do Rio de Janeiro

Faculdade de Engenharia

Departamento de Engenharia de Sistemas e Computação

Disciplina: Arquitetura de Computadores

Prof^a Luiza Mourelle

3^a. Lista de exercícios

1. Defina arbitragem de barramento centralizada, explicando o mecanismo de *daisy chaining*.
2. O *speedup* traduz a relação entre o tempo de execução de um programa sem o pipeline de instruções e a execução com o pipeline. Em princípio, quanto maior o número de estágios, maior o *speedup*. No entanto, o *speedup* tende a estabilizar. Como você justifica esse comportamento?
3. O que entende por canal de E/S?
4. Cite dois exemplos de mestre e escravo, justificando.
5. O que entende por roubo de ciclo?
6. Defina o conceito de barramento síncrono.
7. Descreva o *handshake* completo em um barramento assíncrono.