



Universidade do Estado do Rio de Janeiro
Sub-Reitoria de Graduação
Centro de Tecnologia e Ciências
Faculdade de Engenharia
Engenharia de Sistemas e Computação

Unidade:	Faculdade de Engenharia	Período:	
Departamento:	Engenharia de Sistemas e Computação	Código:	FEN 632-4
Disciplina:	Arquitetura de Computadores I	Módulo:	FEN 025-4

(X) Obrigatória

() Eletiva

Aulas	Teóricas	Práticas	Estágio	Laboratório	Total
C.H./Per.	45			30	75
Créditos	3			1	4

Pré - Requisitos

Fundamentos de Computadores Digitais I
Técnicas Digitais II

Co - Requisitos

Objetivo:

Ao final do período o aluno deverá ter assimilado as características lógicas e físicas da arquitetura de computadores digitais.

Ementa:

Organização das máquinas convencionais. Microprogramação. Hierarquia de memória. Conceito de entrada e saída. Outras organizações de processadores. Perspectivas de evolução.

Bibliografia:

1. Tanenbaum, A. S., **Organização Estruturada de Computadores**, Prentice-Hall do Brasil, 1992.
2. Hwang, K. e Briggs, F.A., **Computer Architecture and Parallel Processing**, McGraw-Hill, 1984.
3. Patterson, D.A. e Hennessy, J.L., **Computer Organization & Design: the Hardware/Software Interface**, Morgan-Kaufmann Publishers, 1993.
4. Hennessy, J.L. e Patterson, D.A., **Computer Architecture: a quantitative approach**, Morgan-Kaufmann Publishers, 1996.
5. Murray, W.D., **Computer and Digital System Architecture**, Prentice-Hall International Editions, 1990.
6. Kain, R.Y., **Computer Architecture – Software and Hardware**, volumes I e II, Prentice-Hall Editions, 1989.

Rio de Janeiro, de de

Chefe do Departamento

Professor