

SUB-REITORIA DE GRADUAÇÃO

EDITAL DO CONCURSO DE SELEÇÃO DE MONITORIA

A **Direção da Faculdade de Engenharia** da UERJ faz saber ao corpo discente pelo presente Edital que, no período de **05/03/2012 a 20/03/2012**, no horário de **9h às 16h**, estarão abertas na Secretaria Geral Acadêmica da Faculdade de Engenharia, Rua São Francisco Xavier, nº 524, sala 5002, Bloco B, 5º andar, telefone (21) 2334-0627 as inscrições para o concurso de seleção de monitor para a seguinte disciplina: **Eletrônica I** do **Departamento de Engenharia Eletrônica e Telecomunicações**.

INSCRIÇÃO

Poderão inscrever-se os alunos matriculados no curso de **Engenharia Elétrica (qualquer ênfase)** da UERJ e que atendam aos seguintes requisitos:

- a) Estarem aprovados na disciplina objeto do concurso;
- b) Não terem sofrido sanção disciplinar de suspensão há menos de 1 (um) ano;
- c) Aluno(a) participante de qualquer estágio ou bolsa poderá se inscrever mas, se aprovado, deverá pedir desligamento, caso queira assumir a monitoria.

SELEÇÃO

- a) O processo de seleção será realizado no dia **22/03/2012**, às **15h**, no seguinte local: Sala 5020E, bloco E;
- b) Processo de seleção para preenchimento de **1 (uma)** vaga;
- c) Tipo de avaliação: entrevista, coeficiente de rendimento - CR e currículo;
- d) Programa: Circuitos eletrônicos: componentes e modelos; Condução nos semicondutores; Distribuição e fluxo de portadores de carga em semicondutores; Junção PN; Modelos de diodos; Retificação e filtragem; Diodo zener e estabilidade de tensão; Transistores de junção bipolares (análise dc); Transistores de efeito de campo (análise dc).
- e) Bibliografia:
BOYLESTAD, R., NASHELSKY, L. *Dispositivos Eletrônicos e Teoria de Circuitos*, 8a ed, Prentice-Hall do Brasil.
SEDRA, A.S., SMITH, K.C. *Microeletrônica* . 5a ed, Saunders College Publishing, 2007.

Rio de Janeiro, 27 de fevereiro de 2012.

(Orientador)

(Chefe do Departamento)

(Diretor da Unidade)